

АНОТАЦІЯ

Дипломна робота присвячена дослідженню засобів автоматизованого проектування цифрових автоматів у системі Active-VHDL.

Ціллю дипломної роботи є дослідження основних функціональних можливостей модуля FSM, який входить до складу системи Active-VHDL.

У роботі проведений аналіз загальних принципів побудови цифрових автоматів, мов їх опису, способів з'єднання, а також основних методів синтезу управляючих автоматів. Досліджений інтерфейс користувача модуля FSM, інструментарій, його основні можливості та особливості опису цифрових автоматів. Виконано проектування за допомогою модуля FSM декількох цифрових автоматів контролюючих та управляючих вузлів для дослідження його основних функціональних можливостей. В результаті роботи були підготовлені методичні рекомендації для виконання лабораторних робіт по побудові цифрових автоматів у системі Active-VHDL із використанням модуля FSM.

У результаті виконання роботи були відмічені основні переваги та недоліки модуля FSM як засобу автоматизованого проектування цифрових автоматів.

Об'єм роботи складає 83 сторінки. Робота містить 49 рисунків, 22 таблиці. При підготовці роботи використано 16 літературних джерел.